

SC91F72 及 SC91F72B 差异对照表

芯片名称 项目	SC91F72	SC91F72B	软件差异	硬件差异
IAP 功能	无	有, 共 256Byte	无	无
I/O 口模式	2 种 (准双向、强推挽)	4 种 (准双向、强推挽、高阻、N 型开漏)	设置 I/O 口模式寄存器不同, 需根据实际修改	无
ROM 读取	无	MOVC 指令禁止寻址 0000H~00FFH 的 256Byte 地址	将数据表等放在 ROM 的 0x100H 之后	无
设置 RST/P1.0 为 I/O 模式	将 RSTCFG(F6H) 的 BIT2 写 1	将 RSTCFG(F6H) 的 BIT3 写 1	修改 RSTCFG 相应 BIT 的值	无
打开 LVR 功能	将 RSTCFG(F6H) 的 BIT3 写 1	将 RSTCFG(F6H) 的 BIT2 写 1	修改 RSTCFG 相应 BIT 的值	无
外部中断	无	INT0~INT7, 其中 INT4 为双沿中断	无	无
系统时钟	16M	8M/16M 可选, 通过烧录选项设置	根据所选系统时钟频率修改相应的定时	无

注: 详细情况请查阅 SC91F72 及 SC91F72B 的规格书。